

03500.017435.



PATENT APPLICATION

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re Application of:)	
	:	Examiner: Not Yet Known
YASUKO TOMIDA ET AL.)	
	:	Group Art Unit: 1756
Application No.: 10/628,419)	
	:	
Filed: July 29, 2003)	
	:	
For: ELECTRON EMITTING DEVICE)	
MANUFACTURE METHOD AND	:	
IMAGE DISPLAY APPARATUS)	
MANUFACTURE METHOD	:	February 9, 2004

Commissioner for Patents
PO Box 1450
Alexandria, VA 22313-1450

SUBMISSION OF PRIORITY DOCUMENT

Sir:

In support of Applicants' claim for priority under 35 U.S.C. § 119, enclosed is a certified copy of the following foreign application:

2002-221184 filed July 30, 2002.

Applicants' undersigned attorney may be reached in our New York office by telephone at (212) 218-2100. All correspondence should continue to be directed to our address given below.

Respectfully submitted,



Attorney for Applicants

Registration No. 42,478

FITZPATRICK, CELLA, HARPER & SCINTO
30 Rockefeller Plaza
New York, New York 10112-3801
Facsimile: (212) 218-2200

CF017435US/0
10/628,419

日 本 国 特 許 庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日 2 0 0 2 年 7 月 3 0 日
Date of Application:

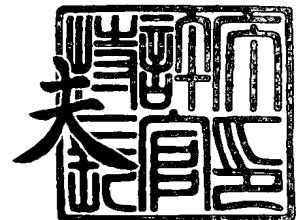
出 願 番 号 特 願 2 0 0 2 - 2 2 1 1 8 4
Application Number:
[ST. 10/C] : [J P 2 0 0 2 - 2 2 1 1 8 4]

出 願 人 キヤノン株式会社
Applicant(s):

2 0 0 3 年 8 月 1 8 日

特許庁長官
Commissioner,
Japan Patent Office

今 井 康 夫



出証番号 出証特 2 0 0 3 - 3 0 6 6 9 9 9

【書類名】 特許願

【整理番号】 4405108

【提出日】 平成14年 7月30日

【あて先】 特許庁長官 殿

【国際特許分類】 H01J 9/02

【発明の名称】 電子放出素子の製造方法および画像形成装置

【請求項の数】 10

【発明者】

【住所又は居所】 東京都大田区下丸子3丁目30番2号 キヤノン株式会社
社内

【氏名】 富田 康子

【発明者】

【住所又は居所】 東京都大田区下丸子3丁目30番2号 キヤノン株式会社
社内

【氏名】 下田 卓

【特許出願人】

【識別番号】 000001007

【氏名又は名称】 キヤノン株式会社

【代理人】

【識別番号】 100088328

【弁理士】

【氏名又は名称】 金田 暢之

【電話番号】 03-3585-1882

【選任した代理人】

【識別番号】 100106297

【弁理士】

【氏名又は名称】 伊藤 克博

【選任した代理人】**【識別番号】** 100106138**【弁理士】****【氏名又は名称】** 石橋 政幸**【手数料の表示】****【予納台帳番号】** 089681**【納付金額】** 21,000円**【提出物件の目録】****【物件名】** 明細書 1**【物件名】** 図面 1**【物件名】** 要約書 1**【プルーフの要否】** 要

【書類名】 明細書

【発明の名称】 電子放出素子の製造方法および画像形成装置

【特許請求の範囲】

【請求項 1】 基板上に設けられた対向する電極間に導電性薄膜形成用材料を含む溶液の液滴を付与し、加熱焼成工程を経て該電極の両方と接続された導電性薄膜を作製した後、該導電性薄膜に電子放出部を形成する電子放出素子の製造方法において、

該電極が設けられた基板を分子中にアセトキシ基を 2 個以上含有するシランカップリング剤を用いて疎水化处理した後に、該液滴を付与することを特徴とする電子放出素子の製造方法。

【請求項 2】 前記シランカップリング剤がジアセトキシジメチルシランである請求項 1 記載の方法。

【請求項 3】 インクジェット方式により前記液滴を付与する請求項 1 または 2 記載の方法。

【請求項 4】 請求項 1～3 のいずれか一項記載の方法によって製造された電子放出素子を備える画像形成装置。

【請求項 5】 基板上に設けられた対向する電極間に導電性薄膜形成用材料を含む溶液の液滴を付与し、加熱焼成工程を経て該電極の両方と接続された導電性薄膜を作製した後、該導電性薄膜に電子放出部を形成する電子放出素子の製造方法において、

該電極が設けられた基板を加水分解基の異なる 2 種以上のシランカップリング剤の混合物を用いて疎水化处理した後に液滴を付与することを特徴とする電子放出素子の製造方法。

【請求項 6】 前記 2 種以上のシランカップリング剤のうちの 하나가、分子中にアセトキシ基を 2 個以上含有するシランカップリング剤である請求項 5 記載の方法。

【請求項 7】 前記分子中にアセトキシ基を 2 個以上含有するシランカップリング剤がジアセトキシジメチルシランである請求項 6 記載の方法。

【請求項 8】 前記 2 種以上のシランカップリング剤のうち、 하나가分子中

にアセトキシ基を有し、他の一つが分子中にエトキシ基を有する請求項 5 記載の方法。

【請求項 9】 インクジェット方式により前記液滴を付与する請求項 5 ～ 8 のいずれか一項記載の方法。

【請求項 10】 請求項 5 ～ 9 項のいずれか一項記載の方法によって製造された電子放出素子を備える画像形成装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は画像表示に利用される電子放出素子特に表面伝導型電子放出素子の製造方法に関し、またこの電子放出素子を備える画像形成装置に関する。

【0002】

【従来の技術】

現在主流の画像表示装置は CRT (Cathode Ray Tube) であるが、それに代わる画像表示装置として数多くのフラット・パネル・ディスプレイ、例えば LCD (Liquid Crystal Display)、PDP (Plasma Display Panel)、ELD (Electro Luminescence Display)、FED (Field Emission Display、電界放出型表示装置) が開発検討及び製品化されてきている。その中で表面伝導型電子放出素子についても検討が進められている。

【0003】

表面伝導型電子放出素子としては M. Hartwell and C. G. Fonstad: ("IEEE Trans. ED Conf.", 519 (1975)) の素子が報告されている。表面伝導型電子放出素子は基板上に形成された小面積の薄膜に、膜面に平行に電流を流すことにより、電子放出が起こる現象を利用するものである。

【0004】

電子放出部を含む薄膜は絶縁性基板上に導電性材料が堆積された導電性薄膜からなるものであって、絶縁性基板上に導電性材料を蒸着、スパッタリング等の堆

積技術で直接形成することが知られている。また最近では真空装置を必要とせず安価に大面積の素子を形成可能な方法として導電性薄膜形成用材料を含む溶液の液滴をインクジェット方式で付与する方法も知られている。インクジェット方式では付与した液滴が所定の位置以外にも拡がるのを防ぎ良好な電子放出素子を形成するために、液滴を付与する基板を予めヘキサメチルジシラザンの疎水化処理剤で処理してから液滴を付与する方法（特開平09-069334号公報）等が提案されている。また良好な電子放出素子を製造するために液滴を付与する基板の表面エネルギーをジメチルジエトキシシラン等のシランカップリング剤を用いて所望の値に調整する方法（特開平10-326559号公報）や、加水分解基を一つのみ有するシランカップリング剤を用いて調整する方法（特開2000-182513）も提案されている。

【0005】

【発明が解決しようとする課題】

しかしながら上記のようなヘキサメチルジシラザンで疎水化処理してから液滴を付与する方法では、疎水化処理にバラツキが生じたり、液滴を付与する基板表面の疎水性が大きくなり過ぎて基板上の液滴が縮小するなどして良好な電子放出素子を作製できない場合があった。またジメチルジエトキシシラン等のシランカップリング剤を用いて疎水化処理してから液滴を付与する方法では、液滴を付与する基板表面の疎水性が不十分で液滴が基板の所望の位置以外にまで濡れ拡がってしまったり、疎水化処理にバラツキが生じたりして良好な電子放出素子を作製できない場合があった。さらに加水分解基を一つのみ有するシランカップリング剤を用いて疎水化処理してから液滴を付与する方法では、基板とシランカップリング剤の結合が一つしかないこと及び基板と結合したシランカップリング剤同士との結合がないことから、液滴を付与する基板表面の疎水性が不十分となり液滴が大きく濡れ拡がって電子放出素子が作製困難となる場合があった。

【0006】

従って本発明の目的は、インクジェット方式等により導電性薄膜形成用材料を含む溶液の液滴を付与して電子放出素子を作製する際に、基板上での液滴の形成性を高め均一性の優れた電子放出素子の製造方法を提供すること、更にはその電

子放出素子を用いた画像形成装置を提供することにある。

【0007】

【課題を解決するための手段】

本発明により、基板上に設けられた対向する電極間に導電性薄膜形成用材料を含む溶液の液滴を付与し、加熱焼成工程を経て該電極の両方と接続された導電性薄膜を作製した後、該導電性薄膜に電子放出部を形成する電子放出素子の製造方法において、

該電極が設けられた基板を分子中にアセトキシ基を2個以上含有するシランカップリング剤を用いて疎水化处理した後に、該液滴を付与することを特徴とする電子放出素子の製造方法が提供される。

【0008】

上記方法において、前記シランカップリング剤がジアセトキシジメチルシランであることが好ましい。

【0009】

また、インクジェット方式により前記液滴を付与することが好ましい。

【0010】

本発明により、上記方法によって製造された電子放出素子を備える画像形成装置が提供される。

【0011】

また本発明により、基板上に設けられた対向する電極間に導電性薄膜形成用材料を含む溶液の液滴を付与し、加熱焼成工程を経て該電極の両方と接続された導電性薄膜を作製した後、該導電性薄膜に電子放出部を形成する電子放出素子の製造方法において、

該電極が設けられた基板を加水分解基の異なる2種以上のシランカップリング剤の混合物を用いて疎水化处理した後に液滴を付与することを特徴とする電子放出素子の製造方法が提供される。

【0012】

上記方法において、前記2種以上のシランカップリング剤のうちの 하나가、分子中にアセトキシ基を2個以上含有するシランカップリング剤であることが好ま

しい。

【0013】

前記分子中にアセトキシ基を2個以上含有するシランカップリング剤がジアセトキシジメチルシランであることが好ましい。

【0014】

前記2種以上のシランカップリング剤のうち、一つが分子中にアセトキシ基を有し、他の一つが分子中にエトキシ基を有することが好ましい。

【0015】

インクジェット方式により前記液滴を付与することも好ましい。

【0016】

さらに本発明により、上記方法によって製造された電子放出素子を備える画像形成装置が提供される。

【0017】

【発明の実施の形態】

本発明者は基板上に対向する電極間に導電性薄膜形成用材料を含む溶液の液滴を付与して電子放出素子を製造する場合に、均一性に優れた良好な素子を作製するためには前記液滴を基板上に付与する工程が重要と考え精度よく液滴を付与する方法について検討した結果、アセトキシ基を2個以上含有するシランカップリング剤を用いて基板を処理した後に液滴を付与することにより良好な電子放出素子が作製可能であることを見出し本発明に至った。アセトキシ基を有するシランカップリング剤は、アセトキシ基の加水分解反応性が高いため短時間でガラス表面へ結合可能であり、またアセトキシ基を2個以上含有するシランカップリング剤では加水分解したシランカップリング剤同士の反応性も高いため、基板一部に汚れ等があっても基板とシランカップリング剤が反応できない場合でも連鎖したシランカップリング剤の一部が基板表面に結合することで基板の撥水性を発現可能と考えられる。従ってアセトキシ基を2個以上含有するシランカップリング剤を用いて基板を処理することにより液滴の形成性を高め基板表面に多少の汚れ等があっても十分な疎水性を付与してバラツキの少ない均一性の優れた電子放出素子の製造が可能となる。なお、液滴の形成性が高いとは、基板上に付着した液滴が

所望の大きさに再現性良く形成できることを意味する。

【0018】

また、本発明者は基板上に対向する電極間に導電性薄膜形成用材料を含む溶液の液滴を付与して電子放出素子を製造する場合に、加水分解基の異なる2種以上のシランカップリング剤の混合物を用いて、すなわち反応性の異なるシランカップリング剤の混合物を用いて、基板を処理した後に液滴を付与することにより良好な電子放出素子が作製可能であることをも見出し本発明に至った。任意のシランカップリング剤を用いて基板の表面エネルギーが所望の状態に制御しきれない場合に有効な手法であり、組み合わせるシランカップリング剤の種類によって、また混合する量比によって基板の表面エネルギーを制御可能となる。また、この場合、混合される少なくとも一種のシランカップリング剤として、上述のアセトキシ基を2個以上含有するシランカップリング剤を用いることがより好ましい。たとえばジアセトキシジメチルシランによる疎水化処理によって基板の表面エネルギーが低くなり液滴の形成が所望のとおりにならない場合は、ジアセトキシジメチルシランとジエトキシジメチルシランとを混合して用いて基板処理を行なうことにより液滴の形成が改善される。

【0019】

〔シランカップリング剤による疎水化処理〕

アセトキシ基を2個以上含有するシランカップリング剤としては、ジアセトキシジメチルシラン、ジアセトキシジフェニルシラン、ジアセトキシメチルフェニルシラン、ジアセトキシメチルシラン、ジアセトキシメチルビニルシラン、トリアセトキシメチルシラン、トリアセトキシフェニルシラン、トリアセトキシビニルシラン等を挙げることができるが、特にジアセトキシジメチルシランが好適に用いられる。

【0020】

アセトキシ基以外の加水分解基を有するシランカップリング剤としては、メトキシ基、エトキシ基、ブトキシ基、2-メトキシエトキシ基、アミノ基、ビニル基、塩素基、臭素基、アリロキシ基、ジエチルアミノキシ基等を有するシランカップリング剤を挙げることができ、特にエトキシ基を有するシランカップリング

剤が好適に用いられる。

【0021】

対向する電極が設けられた基板を、シランカップリング剤を用いて疎水化処理するには、まずこの基板にシランカップリング剤を付着させる。シランカップリング剤を付着させるには公知の方法によれば良く、例えば、シランカップリング剤は原液のまま用いて蒸気として基板に付着させる方法、シランカップリング剤をアルコール水溶液と混合し、この混合物に基板を浸漬させる方法、この混合物を基板に吹き付け塗布する方法を採用できる。シランカップリング剤を基板に付着させた後は基板を室温で放置するか、または例えば120℃程度のバーク処理を行い基板を疎水化することができる。

【0022】

尚、加水分解基の異なる2種以上のシランカップリング剤を混合して用い処理する場合は、基板の疎水化を効率的に行なうためシランカップリング剤を混合後時間を経過させずに速やかに基板処理に用いることが望ましい。

【0023】

〔導電性薄膜形成〕

上記疎水化処理を行った後、対向する電極間に導電性薄膜を形成するために、まず電極間に導電性薄膜形成用材料を含む溶液の液滴を付与する。その方法としてはインクジェット方式が好適であり、インクジェット方式にはピエゾ素子等のメカニカルな衝撃により液滴を発生付与するものや、微小ヒータ等で液を加熱し突沸により液滴を発生付与するバブルジェット方式などがある。

【0024】

前記液滴付与工程においては基板上の同一位置に液滴を必ずしも一回付与するのみに限る必要はなく、液滴を複数回付与して所望量の導電性薄膜形成用材料を基板上に与えてもよい。

【0025】

本発明で用いることのできる導電性薄膜形成用材料は金属化合物であって、例えば白金やパラジウムの金属塩あるいは金属錯体が挙げられる。前記金属化合物の金属濃度範囲は、用いる金属化合物の種類によって最適な範囲が多少異なるが

、一般には質量で 0.1%以上 8%以下の範囲が適当である。

【0026】

液滴付与方法としてインクジェット方式を利用する場合はインクジェット吐出性の面から水系材料を吐出するのが好ましく、そのため用いる金属化合物は水溶性のものが好適であり、金属のエタノールアミン・カルボン酸錯体などが望ましい。

【0027】

導電性薄膜形成用材料を含む溶液は、前記金属化合物を主に水に溶解して調製されるが、さらに水溶性多価アルコール、水溶性一価アルコール、ポリビニルアルコールなどを含有することが望ましい。

【0028】

基板上に付与された導電性薄膜形成用材料を含む溶液を、加熱焼成工程に付すことによって導電性薄膜を形成することができる。加熱焼成工程においてはまず、公知の自然乾燥、送風乾燥、熱乾燥等の乾燥工程、例えば 70℃ないし 130℃の電気乾燥器に 30秒ないし 2分程度入れることにより乾燥することができる。次に公知の加熱手段を用いて焼成工程によって焼成することができる。焼成の温度は有機金属化合物が分解するに十分な温度である。前記の乾燥工程と焼成工程とは必ずしも区別された別工程として行なう必要はなく、連続して同時に行なってもかまわない。

【0029】

〔表面伝導型電子放出素子〕

表面伝導型電子放出素子の製造について説明する。

【0030】

これらの表面伝導型電子放出素子の典型的な素子構成として前述の M. ハートウェルの素子構成を、図 1 に示した模式図をもとに説明する。

【0031】

図 1 において 1 はガラス等からなる基板であり、その大きさおよびその厚みは、その上に設置される電子放出素子の個数、および個々の素子の設計形状、および電子源の使用時に容器の一部を構成する場合には、その容器を真空に保持する

ための耐大気圧構造等の力学的条件等に依存して適宜設定される。

【0032】

ガラスの材質としては、廉価な青板ガラスを使う事が一般的であるが、この上にナトリウムブロック層として、例えば厚さ $0.5\mu\text{m}$ 程度のシリコン酸化膜をスパッタ法で形成した基板等を用いることが好ましい。この他にナトリウムが少ないガラスや、石英基板でも作成可能である。

【0033】

また素子電極2、3の材料としては、一般的な導体材料が用いられ、例えばNi、Cr、Au、Mo、Pt、Ti等の金属やPd-Ag等の金属が好適であり、あるいは金属酸化物とガラス等から構成される印刷導体や、ITO等の透明導電体等から適宜選択され、その膜厚は、好ましくは数十nmから数 μm の範囲が適当である。

【0034】

この時の素子電極間隔L、素子電極長さW、素子電極2、3の形状等は、実素子が応用される形態等に応じて適宜設計されるが、間隔Lは好ましくは数百nmから1mmであり、より好ましくは素子電極間に印加する電圧等を考慮して $1\mu\text{m}$ から $100\mu\text{m}$ の範囲である。また、素子電極長さWは、好ましくは電極の抵抗値、電子放出特性を考慮して、数 μm から数百 μm の範囲である。

【0035】

さらにこの素子電極には、市販の白金Pt等の金属粒子を含有したペーストを、オフセット印刷等の印刷法によって塗布形成することができる。またより精密なパターンを得る目的で、白金Pt等を含有する感光性ペーストを、スクリーン印刷等の印刷法で塗布し、フォトリソを用いて露光、現像するという工程でも形成可能である。

【0036】

この後、素子電極2、3を跨ぐ形で、電子源となる導電性薄膜4を作成する。導電性薄膜としては、良好な電子放出特性を得るために、微粒子で構成された微粒子膜が特に好ましい。またその膜厚は、素子電極2、3へのステップカバレッジ、素子電極間の抵抗値、および後述するフォーミング処理条件等を考慮して適

宜設定されるが、好ましくは1 nmから数百 nmであり、特に好ましくは1 nmから50 nmの範囲とするのが良い。

【0037】

本出願人らの研究によると導電性膜材料には、一般にはパラジウムPdが適しているが、これに限ったものではない。また成膜形成方法も、スパッタ法、溶液塗布後に焼成する方法などが適宜用いられる。

【0038】

後述の実施例では有機パラジウム溶液を塗付後、焼成して酸化パラジウムPdO膜を形成する方法を選んだ。

【0039】

導電性膜4を形成した後、導電性膜に通電して内部に亀裂を生じさせて電子放出部5を形成するフォーミング工程を経て、表面伝導型電子放出素子を得ることができる。フォーミング工程の後に、電子放出効率を向上させるための活性化工程を行うことが好ましい。

【0040】

実施例では、導電性膜形成後、水素が共存する還元雰囲気下で導電性膜に通電加熱し、パラジウムPd膜とし、同時に亀裂部を形成した。これが電子放出部5を形成することになる。

【0041】

尚、図1においては図示の便宜から、電子放出部5は導電性薄膜4の中央に矩形の形状で示したが、これは模式的なものであり、実際の電子放出部の位置や形状を忠実に表現しているわけではない。

【0042】

【実施例】

（実施例1）

本実施例の電子放出素子として図1に示すタイプの電子放出素子を作成した。図1（a）は本素子の平面図を、図1（b）は断面図を示している。また図1中の1は絶縁性基板、2および3は素子に電圧を印加するための素子電極、4は電子放出部を含む薄膜、5は電子放出部を示す。なお図中のLは素子電極2と素子

電極 3 の素子電極間隔、 W は素子電極の幅、 W' は素子の幅を表している。

【0043】

図 2 ～ 6 を用いて本実施例の電子放出素子の製造方法を述べる。図 2 ～ 6 はマトリクス状に電子放出素子を有する基板の平面図である。図 2 ～ 6 において、21 は電子源基板、22、23 は素子電極、24 は Y 方向配線、25 は絶縁性膜、26 は X 方向配線、27 は表面伝導型電子放出素子膜であり、電子放出部を形成している。以下この素子の作成方法を、図 2 から図 6 を用いて説明する。

【0044】

〔ガラス基板 素子電極形成〕

図 2 に示すように、基板 21 上に対向する電極 22 および 23 を形成した。画素数 7×7 とし、従って対向する電極は 49 対ある。

【0045】

基板 21 として、アルカリ成分が少ない PD-200（旭硝子（株）社製）の 2.8 mm 厚ガラスを用い、更にこの上にナトリウムブロック層として SiO_2 膜 100 nm を塗付焼成したものをを用いた。

【0046】

さらに素子電極 22、23 は、ガラス基板 21 上に、スパッタ法によってまず下引き層としてチタニウム Ti を 5 nm、その上に白金 Pt を 40 nm を成膜した後、ホトレジストを塗布し、露光、現像、エッチングという一連のフォトリソグラフィ法によってパターンニングして形成した。

【0047】

本実施例では素子電極の間隔 $L = 10 \mu\text{m}$ 、幅 $W = 100 \mu\text{m}$ とした。

【0048】

〔下配線形成と絶縁膜形成〕

X 配線と Y 配線の配線材料に関しては、多数の表面伝導型素子にほぼ均等な電圧が供給されるように低抵抗である事が望まれ、材料、膜厚、配線巾等が適宜設定される。

【0049】

図 3 に示すように、共通配線としての Y 方向配線（下配線）24 は、素子電極

の一方 23 に接して、かつそれらを連結するようにライン状のパターンで形成した。材料には銀 Ag フォトペーストインキを用い、スクリーン印刷した後、乾燥させてから、所定のパターンに露光し現像した。この後 480℃前後の温度で焼成して配線を形成した。

【0050】

配線の厚さ約 10 μm 、幅 50 μm である。なお終端部は配線取り出し電極として使うために、線幅をより大きくした。

【0051】

〔絶縁膜形成〕

図 4 に示すように、上下配線を絶縁するために、層間絶縁層 25 を配置する。後述の X 配線（上配線）下に、先に形成した Y 配線（下配線）との交差部を覆うように、かつ上配線（X 配線）と素子電極の他方 22 との電氣的接続が可能ないように、接続部にコンタクトホール 28 を開けて形成した。

【0052】

工程は PbO を主成分とする感光性のガラスペーストをスクリーン印刷した後、露光・現像した。これを 4 回繰り返す、最後に 480℃前後の温度で焼成した。この層間絶縁層の厚みは、全体で約 30 μm であり、幅は 150 μm である。

【0053】

〔上配線形成〕

図 5 に示すように、X 方向配線（上配線）26 は、先に形成した絶縁膜 25 の上に、Ag ペーストインキをスクリーン印刷した後乾燥させ、この上に再度同様なことを行い 2 度塗りしてから、480℃前後の温度で焼成した。上記絶縁膜 25 を挟んで Y 方向配線（下配線）24 と交差しており、絶縁膜のコンタクトホール部分 28 で素子電極の他方 22 とも接続されている。

【0054】

この配線によって他方の素子電極 22 は連結されており、パネル化した後は走査電極として作用する。

【0055】

この X 方向配線の厚さは、約 15 μm である。外部駆動回路との引出し配線も

これと同様の方法で形成した。

【0056】

図示していないが、外部駆動回路への引出し端子もこれと同様の方法で形成した。

【0057】

このようにしてXYマトリクス配線を有する基板が形成された。

【0058】

〔疎水化処理〕

上記基板を十分にクリーニングした後、ジアセトキシジメチルシランを用いて基板表面を疎水化処理した。具体的にはジアセトキシジメチルシランの蒸気を飽和させた容器内に基板を設置し、室温（約25℃）にて30分間放置した後、基板を容器から取り出して120℃で15分間加熱し、シランカップリング剤を基板に結合させた。

【0059】

〔素子膜形成〕

その後図6に示すように、素子電極間にインクジェット塗布方法により、素子膜27を形成した。実際の工程では、基板上における個々の素子電極の平面的ばらつきを補償するために、基板上の数箇所に於いてパターンの配置ずれを観測し、観測点間のポイントのずれ量は直線近似して位置補完し、塗付する事によって、全画素の位置ずれをなくして、対応した位置に的確に塗付するように努めた。

【0060】

より具体的には、パラジウム－プロリン錯体1.0質量%、88%ケン化ポリビニルアルコール（平均重合度500）0.1質量%、エチレングリコール1.0質量%、2-プロパノール30質量%を水に溶解後ポアサイズ0.25μmのメンブレンフィルターでろ過したパラジウム化合物溶液を作製し、ピエゾ素子を用いたインクジェット噴射装置を用いドット径が60μmとなるように調整して電極間に付与して49個の電子放出素子を作製した。これを大気雰囲気350℃のオープン中で15分加熱して前記金属化合物を基板上で分解堆積させ電子放出部形成用薄膜であるPdO膜を生成した。

【0061】

得られた電子放出素子の素子長、すなわち導電性薄膜形成用材料を含む溶液の液滴径を光学顕微鏡で観察して測定したところ、49個の平均液滴径は $59\mu\text{m}$ で、バラツキは3%であった。

【0062】

〔還元フォーミング〕

フォーミングと呼ばれる本工程に於いて、上記導電性薄膜を通電処理して内部に亀裂を生じさせ、電子放出部を形成する。

【0063】

具体的な方法は、上記基板の周囲の取り出し電極部を残して、基板全体を覆うようにフード状の蓋をかぶせて基板との間で内部に真空空間を作り、外部電源より電極端子部からXY配線間に電圧を印加し、素子電極間に通電する事によって、導電性薄膜を局所的に破壊、変形もしくは変質させることにより、電氣的に高抵抗な状態の電子放出部を形成することができる。

【0064】

この時若干の水素ガスを含む真空雰囲気下で通電加熱すると、水素によって還元が促進され酸化パラジウムPdOがパラジウムPd膜に変化する。

【0065】

この変化時に膜の還元収縮によって、一部に亀裂が生じるが、この亀裂発生位置、及びその形状は元の膜の均一性に大きく影響される。

【0066】

多数の素子の特性ばらつきを抑えるのに、上記亀裂は中央部に起こり、かつなるべく直線状になることが好ましい。

【0067】

なおこのフォーミングにより形成した亀裂付近からも、所定の電圧下では電子放出が起こるが、この段階ではまだ発生効率が低い。

【0068】

また得られた導電性薄膜4の抵抗値 R_s は、 10^2 から $10^7\Omega$ の値である。

【0069】

フォーミング処理に用いた電圧波形について簡単に紹介する。図 7 にこの説明図を示す。

【0070】

印加した電圧はパルス波形を用いたが、パルス波高値が定電圧のパルスを印加する場合（図 7（a））と、パルス波高値を増加させながら印加する場合（図 7（b））とがある。

【0071】

図 7（a）に於いて、T1 及び T2 は電圧波形のパルス幅とパルス間隔であり、T1 を $1\mu\text{sec} \sim 10\text{msec}$ 、T2 を $10\mu\text{sec} \sim 100\text{msec}$ とし、三角波の波高値（フォーミング時のピーク電圧）は適宜選択する。

【0072】

図 7（b）では、T1 及び T2 の大きさは同様にとり、三角波の波高値（フォーミング時のピーク電圧）を、例えば 0.1V ステップ程度ずつ増加させる。

【0073】

なお、フォーミング処理の終了は、フォーミング用パルスの中に、導電性膜 4 を局所的に破壊、変形しない程度の電圧、例えば 0.1V 程度のパルス電圧を挿入して素子電流を測定し、抵抗値を求め、例えばフォーミング処理前の抵抗に対して 1000 倍以上の抵抗を示した時点で、フォーミングを終了とした。

【0074】

〔活性化－カーボン堆積〕

先に述べたように、フォーミングを行った状態では電子発生効率は低いものである。よって電子放出効率を上げるために、上記素子に活性化と呼ばれる処理を行うことが望ましい。

【0075】

この処理は有機化合物が存在する適当な真空度のもとで、前記のフォーミングと同様にフード状の蓋をかぶせて基板との間で内部に真空空間を作り、外部から XY 配線を通じてパルス電圧を素子電極に繰り返し印加することによって行う。そして炭素原子を含むガスを導入し、それに由来する炭素あるいは炭素化合物を、前記亀裂近傍にカーボン膜として堆積させる工程である。

【0076】

本工程ではカーボン源としてトリニトリルを用い、スローリークバルブを通して真空空間内に導入し、 $1.3 \times 10^{-4} \text{Pa}$ を維持した。導入するトリニトリルの圧力は、真空装置の形状や真空装置に使用している部材等によって若干影響されるが、 $1 \times 10^{-5} \text{Pa} \sim 1 \times 10^{-2} \text{Pa}$ 程度が好適である。

【0077】

図10(a)、(b)に、活性化工程で用いられる電圧印加の好ましい一例を示した。印加する最大電圧値は、10～20Vの範囲で適宜選択される。図10(a)中、T1は、電圧波形の正と負のパルス幅、T2はパルス間隔であり、電圧値は正負の絶対値が等しく設定されている。また、図10(b)中、T1およびT1'はそれぞれ、電圧波形の正と負のパルス幅、T2はパルス間隔であり、 $T1 > T1'$ 、電圧値は正負の絶対値が等しく設定されている。

【0078】

このとき、図8に示すような装置を用いて通電を行うことができるが、図8に示すように、素子電極3に与える電圧を正としており、素子電流 I_f は、素子電極3から素子電極2へ流れる方向が正である。約60分後に放出電流 I_e がほぼ飽和に達した時点で通電を停止し、スローリークバルブを閉め、活性化処理を終了した。

【0079】

以上の工程で、電子源素子を有する基板を作成する事ができた。

【0080】

〔基板特性〕

上述のような素子構成と製造方法によって作成された本発明に係る電子放出素子の基本特性について図8、図9を用いて説明する。

【0081】

図8は、前述した構成を有する素子の電子放出特性を測定するための測定評価装置の概略図である。

【0082】

電子放出素子の素子電極間を流れる素子電流 I_f 、及びアノードへの放出電流

I_eの測定にあたっては、素子電極2、3に電源51と電流計50とを接続し、該電子放出素子の上方に電源52と電流計53とを接続したアノード電極54を配置している。図8において、1はガラス基板、2、3は素子電極、4は電子放出部を含む薄膜、5は電子放出部を示す。また、51は素子に素子電圧V_fを印加するための電源、50は素子電極2、3間の電子放出部を含む導電性薄膜4を流れる素子電流I_fを測定するための電流計、54は素子の電子放出部より放出される放出電流I_eを捕捉するためのアノード電極、53はアノード電極54に電圧を印加するための高圧電源、52は素子の電子放出部5より放出される放出電流I_eを測定するための電流計である。

【0083】

また、本電子放出素子およびアノード電極54は真空装置内に設置され、その真空装置には不図示の排気ポンプおよび真空計等の真空装置に必要な機器が具備されており、所望の真空下で本素子の測定評価を行えるようになっている。なお、アノード電極の電圧は1kV～10kV、アノード電極と電子放出素子との距離Hは2mm～8mmの範囲で測定した。

【0084】

図8に示した測定評価装置により測定された放出電流I_eおよび素子電流I_fと素子電圧V_fの関係の典型的な例を図9に示す。なお、放出電流I_eと素子電流I_fは大きさが著しく異なるが、図9ではI_f、I_eの変化の定性的な比較検討のために、リニアスケールで縦軸を任意単位で表記した。

【0085】

本実施例で作成した49個の素子について、素子電極間に印加する電圧12Vにおける放出電流I_eを測定した結果平均0.6μA、電子放出効率は平均0.15%を得た。また素子間の均一性もよく、各素子間でのI_eのばらつきは9%と良好な値が得られた。

【0086】

(実施例2)

シランカップリング剤としてジアセトキシジメチルシランの代わりにジアセトキシメチルフェニルシランを用いた以外は実施例1と同様にして実施例2の電子

放出素子を作製した。

【0087】

得られた電子放出素子の素子長、すなわち導電性薄膜形成用材料を含む溶液の液滴径を実施例1と同様に光学顕微鏡で観察して測定したところ、49個の平均液滴径は $57\mu\text{m}$ で、バラツキは4%であった。

【0088】

また実施例1と同様にして測定した電子放出特性は、素子電極間に印加する電圧12Vにおける放出電流 I_e の平均 $0.6\mu\text{A}$ 、電子放出効率は平均0.16%を得た。また素子間の均一性もよく、各素子間での I_e のばらつきは9%と良好な値が得られた。

【0089】

(実施例3)

シランカップリング剤としてジアセトキシジメチルシランの替わりにジアセトキシジフェニルシランを用いた以外は実施例1と同様にして実施例3の電子放出素子を作製した。

【0090】

得られた電子放出素子の素子長、すなわち導電性薄膜形成用材料を含む溶液の液滴径を実施例1と同様に光学顕微鏡で観察して測定したところ、49個の平均液滴径は $57\mu\text{m}$ で、バラツキは2%であった。

【0091】

また実施例1と同様にして測定した電子放出特性は、素子電極間に印加する電圧12Vにおける放出電流 I_e の平均 $0.7\mu\text{A}$ 、電子放出効率は平均0.18%を得た。また素子間の均一性もよく、各素子間での I_e のばらつきは6%と良好な値が得られた。

【0092】

(実施例4)

シランカップリング剤としてジアセトキシジメチルシランの替わりにジアセトキシジメチルシランとジエトキシジメチルシランの5:95(質量比)混合液を用いた以外は実施例1と同様にして実施例4の電子放出素子を作製した。

【0093】

得られた電子放出素子の素子長、すなわち導電性薄膜形成用材料を含む溶液の液滴径を実施例 1 と同様に光学顕微鏡で観察して測定したところ、49 個の平均液滴径は $61\ \mu\text{m}$ で、バラツキは 4 % であった。

【0094】

また実施例 1 と同様にして測定した電子放出特性は、素子電極間に印加する電圧 12 V における放出電流 I_e の平均 $0.6\ \mu\text{A}$ 、電子放出効率は平均 0.16 % を得た。また素子間の均一性もよく、各素子間での I_e のばらつきは 11 % と良好な値が得られた。

【0095】

(実施例 5)

シランカップリング剤としてジアセトキシジメチルシランの替わりにジアセトキシジメチルシランとジエトキシジメチルシランの 1 : 99 (質量比) 混合液を用いた以外は実施例 1 と同様にして実施例 5 の電子放出素子を作製した。

【0096】

得られた電子放出素子の素子長、すなわち導電性薄膜形成用材料を含む溶液の液滴径を実施例 1 と同様に光学顕微鏡で観察して測定したところ、49 個の平均液滴径は $63\ \mu\text{m}$ で、バラツキは 5 % であった。

【0097】

また実施例 1 と同様にして測定した電子放出特性は、素子電極間に印加する電圧 12 V における放出電流 I_e の平均 $0.6\ \mu\text{A}$ 、電子放出効率は平均 0.16 % を得た。また素子間の均一性もよく、各素子間での I_e のばらつきは 12 % と良好な値が得られた。

【0098】

(実施例 6)

本実施例は図 13 に示す装置により大判の基板を処理した例である。図 13 (a) において、1101 は実施例 1 と同様の素子電極を画素数 200×200 で形成した基板、1102 は基板を設置する処理容器、1103 および 1104 は処理容器への処理剤供給容器、1105 は基板加熱用ヒーター、1106 は処理

剤導入口であり、これは導入ノズルを多数分岐させ、さらにステンレスメッシュによって処理剤を拡散させる機構となっている。1107は処理剤排気口、1108は処理容器からの処理剤排気用ポンプ、1109は開閉バルブ、1110は配管加熱用ヒーターである。

【0099】

処理剤供給容器1103には、図13(b)に示すような供給系を設けた。図13(b)において、1103は処理剤を収容してキャリアガスをハブリングするための容器、1111はキャリアガスの流量を調整する流量計、1112は処理剤収容容器全体を任意の温度に設定できるヒーターである。キャリアガスとしては窒素ガスを使用した。なお、処理剤供給容器1104も上記1103と同様の構造になっている。

【0100】

本実施例では、まず、処理剤供給容器1103に処理剤としてジアセトキシジメチルシランを収容し、ヒーター1112を50℃に、処理基板加熱用ヒーター1105および配管加熱用ヒーター1110を80℃にした。

【0101】

十分にクリーニングした基板1101をヒーター1105上に設置し、排気ポンプ1108で処理容器1102内を1.0kPaまで減圧した。また、ヒーター1105を130℃に昇温させた。

【0102】

排気ポンプ1108を作動させたままバルブ1109を開き、キャリアガスを10L/minで流し、処理剤を基板1101に吹き付けて反応させた。なお、反応処理時間は3分間とした。

【0103】

3分後、バルブ1109を閉じ、そのまま排気ポンプ1108で十分未反応処理剤を除いた。バルブを閉じた時点での処理容器内圧力は約8kPaであった。その後、処理容器1102を大気圧に戻し、基板1101を取り出した。

【0104】

このようにして疎水化処理を行った後の工程は実施例1と同様にして実施例6

の電子放出素子を作製した。

【0105】

得られた電子放出素子の素子長、すなわち導電性薄膜形成用材料を含む溶液の液滴径を実施例1と同様に光学顕微鏡で観察して測定したところ、平均液滴径は $61\mu\text{m}$ で、バラツキは2%であった。

【0106】

また実施例1と同様にして測定した電子放出特性は、素子電極間に印加する電圧12Vにおける放出電流 I_e の平均 $0.6\mu\text{A}$ 、電子放出効率は平均0.15%を得た。また素子間の均一性もよく、各素子間での I_e のばらつきは9%と良好な値が得られた。

【0107】

(実施例7)

実施例1と同様の素子電極を画素数 200×200 で形成した基板を用い、図13(b)に示した処理剤供給容器1103にジアセトキシジメチルシランを、1104にジエトキシジメチルシランを収容し、他は実施例6と同様にして実施例7の電子放出素子を作製した。

【0108】

得られた電子放出素子の素子長、すなわち導電性薄膜形成用材料を含む溶液の液滴径を実施例1と同様に光学顕微鏡で観察して測定したところ、平均液滴径は $62\mu\text{m}$ で、バラツキは3%であった。

【0109】

また実施例1と同様にして測定した電子放出特性は、素子電極間に印加する電圧12Vにおける放出電流 I_e の平均 $0.6\mu\text{A}$ 、電子放出効率は平均0.16%を得た。また素子間の均一性もよく、各素子間での I_e のばらつきは10%と良好な値が得られた。

【0110】

(実施例8)

実施例1で作製した電子放出素子を用い、画像形成装置を製造した。その製造方法を図11を用いて説明する。

【0111】

〔封着－パネル化〕

図11において、80は電子放出素子が多数配置された電子源基板を指し、81はガラス基板であって、リアプレートと呼ぶ。82はガラス基板83の内面に蛍光膜84とメタルバック85等が形成されたフェースプレートである。86は支持枠であり、リアプレート81、支持枠86及びフェースプレート82をフリットガラスによって接着し、400～500℃で、10分以上焼成することで、封着して、外囲器90を構成する。

【0112】

この一連の工程を全て真空チャンバー中で行う事で、同時に外囲器90内部を最初から真空にすることが可能となり、かつ工程もシンプルにすることが可能になった。

【0113】

図11において、87は本発明の製造方法で製造した電子放出素子である。88、89は、表面伝導型電子放出素子の一对の素子電極と接続されたX方向配線及びY方向配線である。

【0114】

一方、フェースプレート82、リアプレート81間に、スペーサーと呼ばれる不図示の支持体を設置することにより、大面積パネルの場合にも大気圧に対して十分な強度を持つ外囲器90を構成することもできる。

【0115】

図12はフェースプレート上に設ける蛍光膜の説明図である。蛍光膜84は、モノクロームの場合は蛍光体のみから成るが、カラーの蛍光膜の場合は、蛍光体の配列によりブラックストライプあるいはブラックマトリクスなどと呼ばれる黒色導電体91と蛍光体92とで構成される。ブラックストライプ、ブラックマトリクスが設けられる目的は、カラー表示の場合必要となる三原色蛍光体の、各蛍光体92間の塗り分け部を黒くすることで混色等を目立たなくすることと、蛍光膜84における外光反射によるコントラストの低下を抑制することである。

【0116】

また、蛍光膜 84 の内面側には通常メタルバック 85 が設けられる。メタルバックの目的は、蛍光体の発光のうち内面側への光をガラス基板 82 側へ鏡面反射することにより輝度を向上すること、電子ビーム加速電圧を印加するためのアノード電極として作用すること等である。メタルバックは、蛍光膜作製後、蛍光膜の内面側表面の平滑化処理（通常フィルミングと呼ばれる）を行い、その後アルミニウムを真空蒸着等で堆積することで作製できる。

【0117】

前述の封着を行う際、カラーの場合は各色蛍光体と電子放出素子とを対応させるために、上下基板の突き当て法などで十分な位置合わせを行う。

【0118】

封着時の真空度は 10 のマイナス 7 乗トール程度（ 10^{-5} Pa 程度）の真空度が要求される他、外囲器 90 の封止後の真空度を維持するために、ゲッター処理を行なう場合もある。これは、外囲器 90 の封止を行なう直前あるいは封止後に、抵抗加熱あるいは高周波加熱等の加熱法により、外囲器内の所定の位置（不図示）に配置されたゲッターを加熱し、蒸着膜を形成する処理である。ゲッターは通常 Ba 等が主成分であり、該蒸着膜の吸着作用により、たとえば 1×10 マイナス 5 乗ないしは 1×10 マイナス 7 乗 [Torr]（ $10^{-3} \sim 10^{-5}$ Pa）の真空度を維持するものである。

【0119】

〔画像表示素子〕

電子放出素子は画像表示素子として利用できる。前述した本発明にかかわる表面伝導型電子放出素子の基本的特性によれば、電子放出部からの放出電子は、しきい値電圧以上では対向する素子電極間に印加するパルス状電圧の波高値と巾によって制御され、その中間値によっても電流量が制御され、もって中間調表示が可能になる。

【0120】

また多数の電子放出素子を配置した場合においては、各ラインの走査線信号によって選択ラインを決め、各情報信号ラインを通じて個々の素子に上記パルス状電圧を適宜印加すれば、任意の素子に適宜電圧を印加する事が可能となり、各素

子をONすることができる。

【0121】

また中間調を有する入力信号に応じて電子放出素子を変調する方式としては、電圧変調方式、パルス幅変調方式が挙げられる。

【0122】

【発明の効果】

以上に説明したように本発明によれば、インクジェット方式などにより導電性薄膜形成用材料を含む溶液の液滴を付与して電子放出素子を作製する際に、液滴の形成性を高め均一性の優れた電子放出素子の製造が可能となり、その電子放出素子を用いた均一性の優れた画像形成装置が提供可能となる。従って簡便に大面積の電子放出素子を作製できるため、低コストで均一性の高い大型電子放出素子が製造可能であり、それを用いた画像表示装置が実現できる。

【図面の簡単な説明】

【図1】

本発明に係る電子放出素子の一構成例を示す模式図である。

【図2】

本発明の電子放出素子の製造工程例を示す工程図である（基板上に対向する電極を設けた段階）。

【図3】

図2に引き続く、電子放出素子の製造工程例を示す工程図である（Y方向配線を設けた段階）。

【図4】

図3に引き続く、電子放出素子の製造工程例を示す工程図である（絶縁性膜を設けた段階）。

【図5】

図4に引き続く、電子放出素子の製造工程例を示す工程図である（X方向配線を設けた段階）。

【図6】

図5に引き続く、電子放出素子の製造工程例を示す工程図である（電子放出素

子を形成した段階)。

【図 7】

通電フォーミングの電圧波形の例を示すグラフである。

【図 8】

電子放出素子の電子放出特性の測定評価装置例を示す模式図である。

【図 9】

電子放出素子の特性例を示すグラフである。

【図 10】

電子放出素子の活性化工程で用いられる電圧印加の好ましい一例を示すグラフである。

【図 11】

本発明の画像形成装置の表示パネルの概略構成図である。

【図 12】

フェースプレート上に設ける蛍光膜を説明するための模式図である。

【図 13】

実施例 6、7 における表面処理に用いた装置の模式図である。

【符号の説明】

- 1 ガラス基板
- 2、3 素子電極
- 4 導電性膜
- 5 電子放出部
- 2 1 電子源基板
- 2 2、2 3 素子電極
- 2 4 Y 方向配線
- 2 5 絶縁性膜
- 2 6 X 方向配線
- 2 7 表面伝導型電子放出素子膜
- 2 8 コンタクトホール
- 5 0 電流計

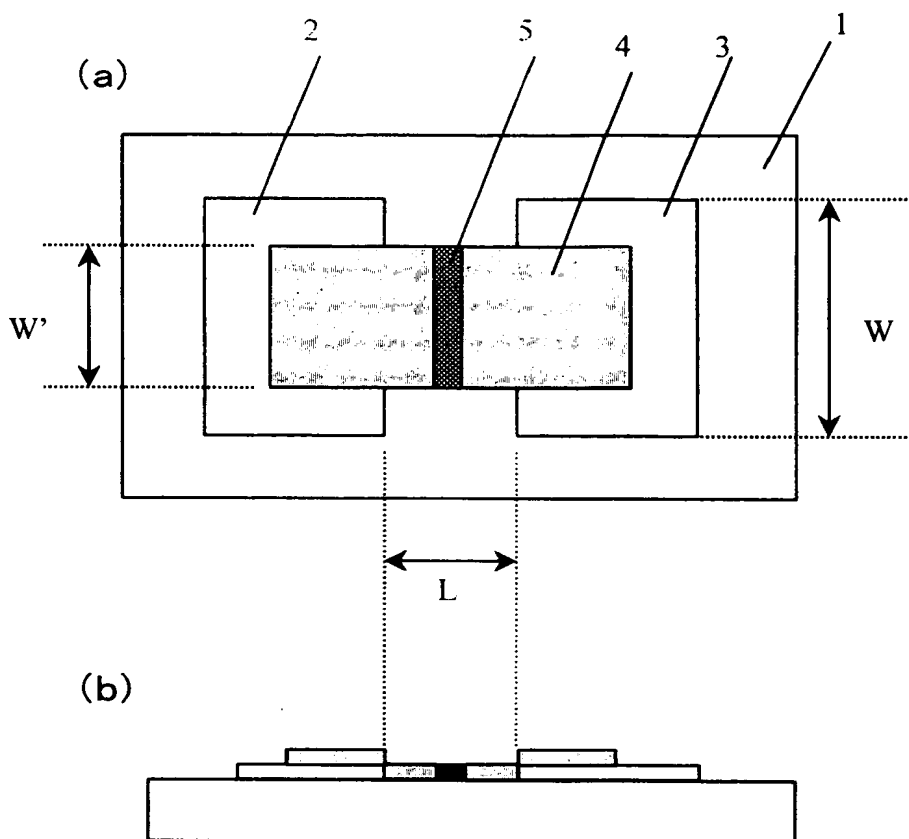
- 5 1 電源
- 5 2 電流計
- 5 3 高圧電源
- 5 4 アノード電極
- 5 5 真空容器
- 5 6 排気ポンプ
- 8 0 電子源基板
- 8 1 リアプレート
- 8 2 フェースプレート
- 8 3 ガラス基板
- 8 4 蛍光膜
- 8 5 メタルバック
- 8 6 支持枠
- 8 7 電子放出素子
- 8 8 X 配線
- 8 9 Y 配線
- 9 0 外囲器
- 9 1 黒色導電体
- 9 2 蛍光体
- 1 1 0 1 基板
- 1 1 0 2 処理容器
- 1 1 0 3 処理剤供給容器
- 1 1 0 4 処理剤供給容器
- 1 1 0 5 基板加熱用ヒーター
- 1 1 0 6 処理剤導入口
- 1 1 0 7 処理剤排気口
- 1 1 0 8 処理剤排気用ポンプ
- 1 1 0 9 開閉バルブ
- 1 1 1 0 配管加熱用ヒーター

1 1 1 1 流量計

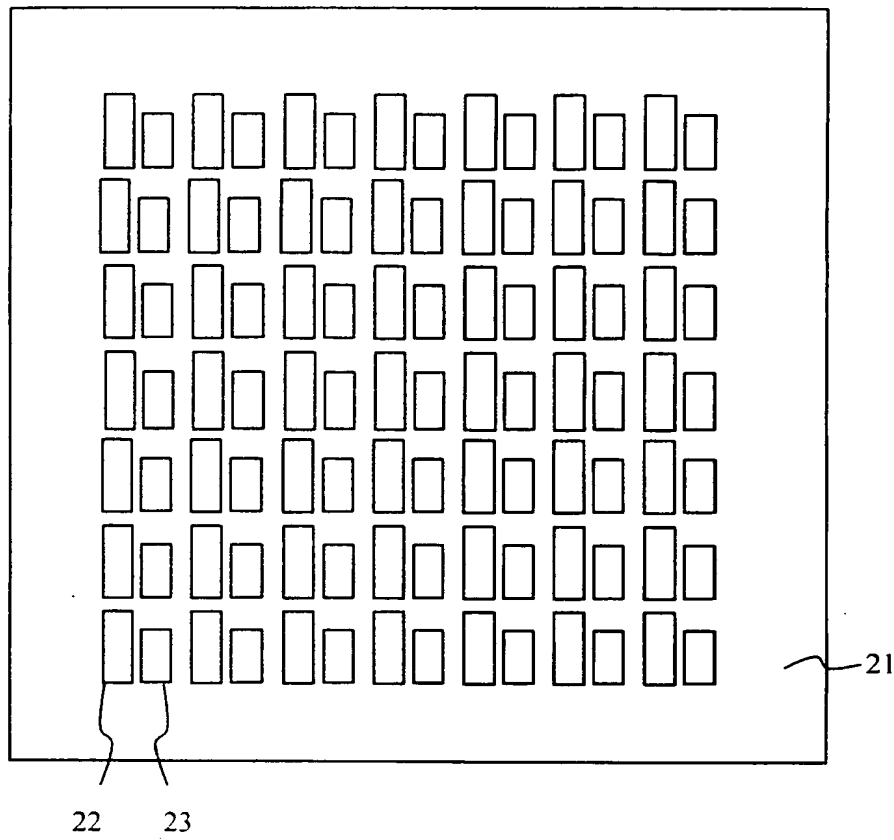
1 1 1 2 ヒーター

【書類名】 図面

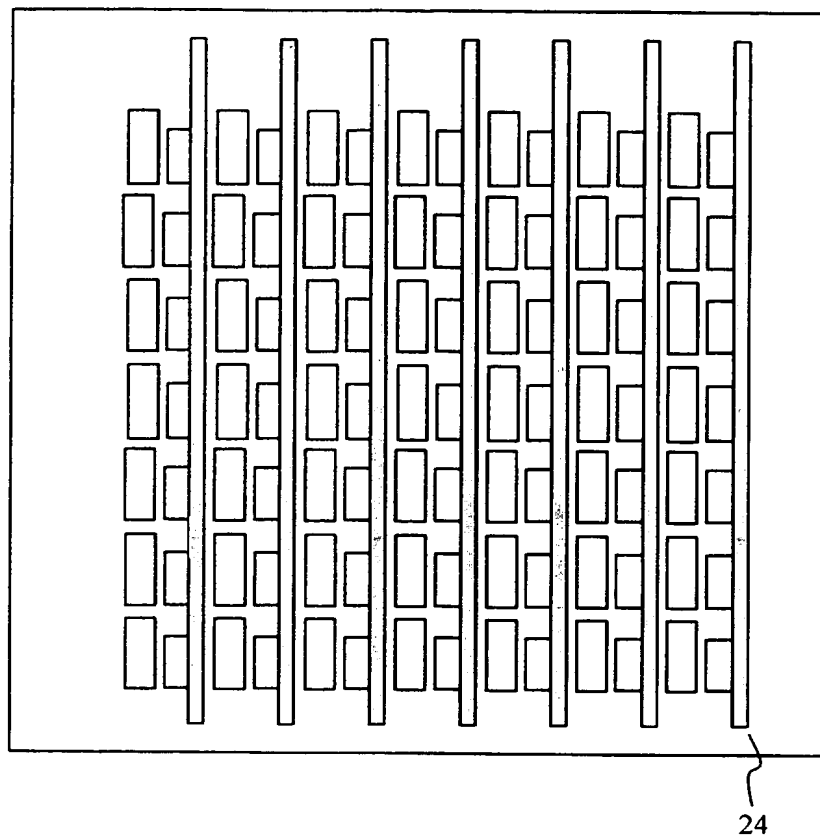
【図 1】



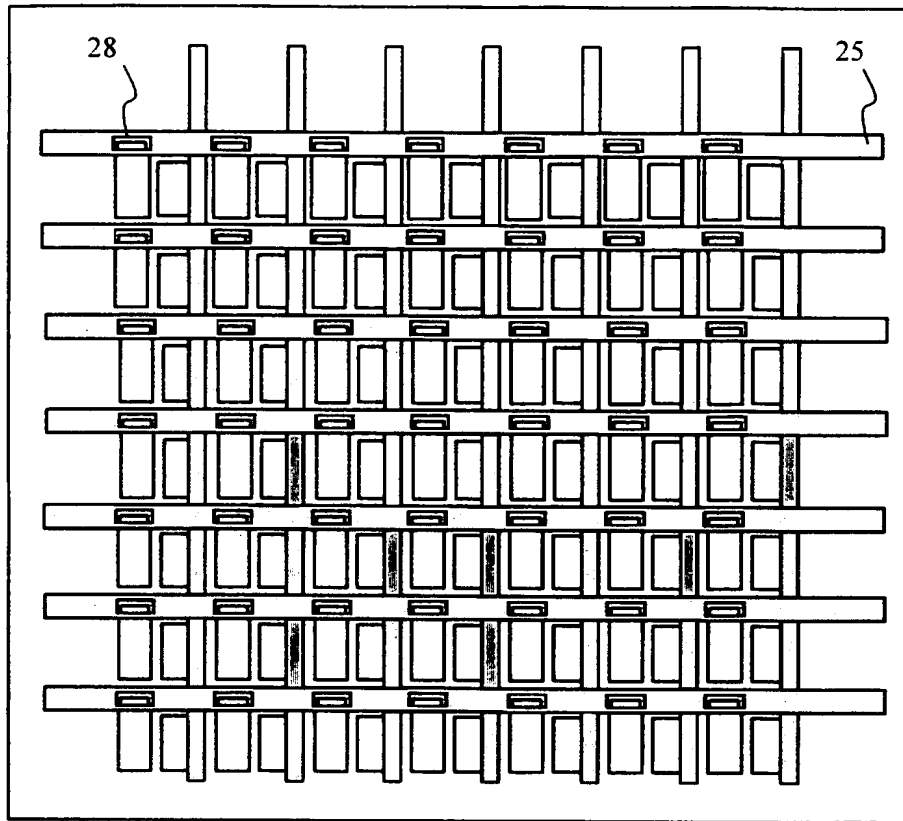
【図 2】



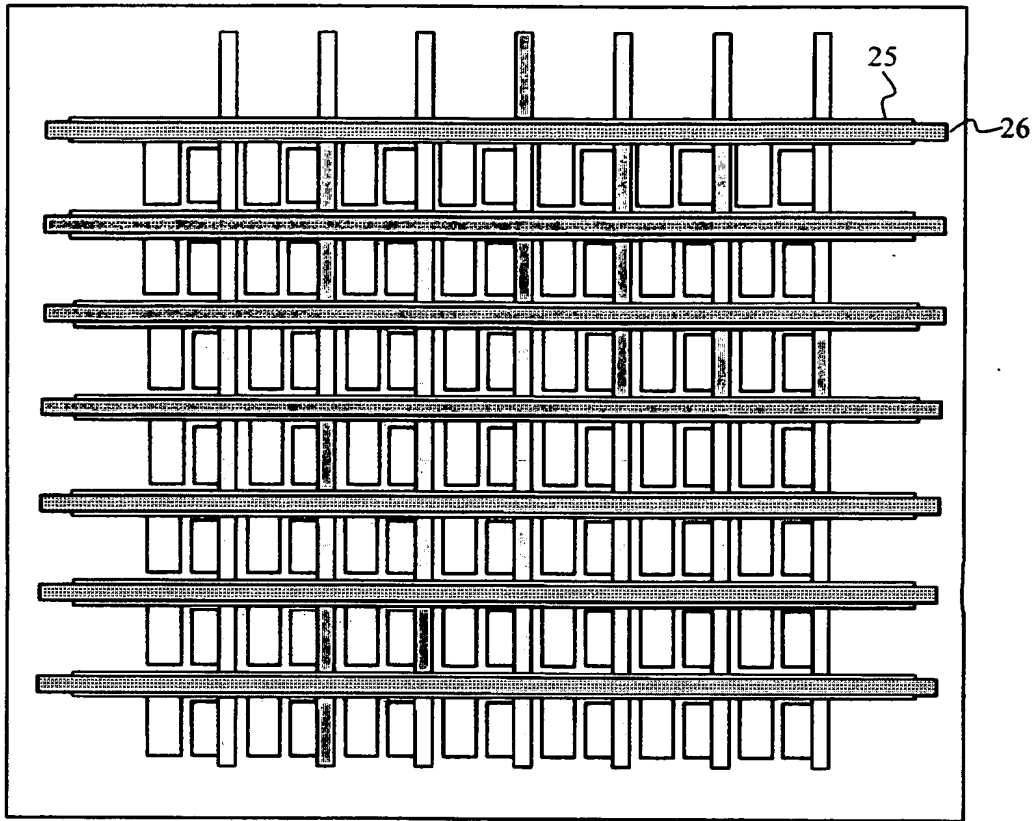
【図 3】



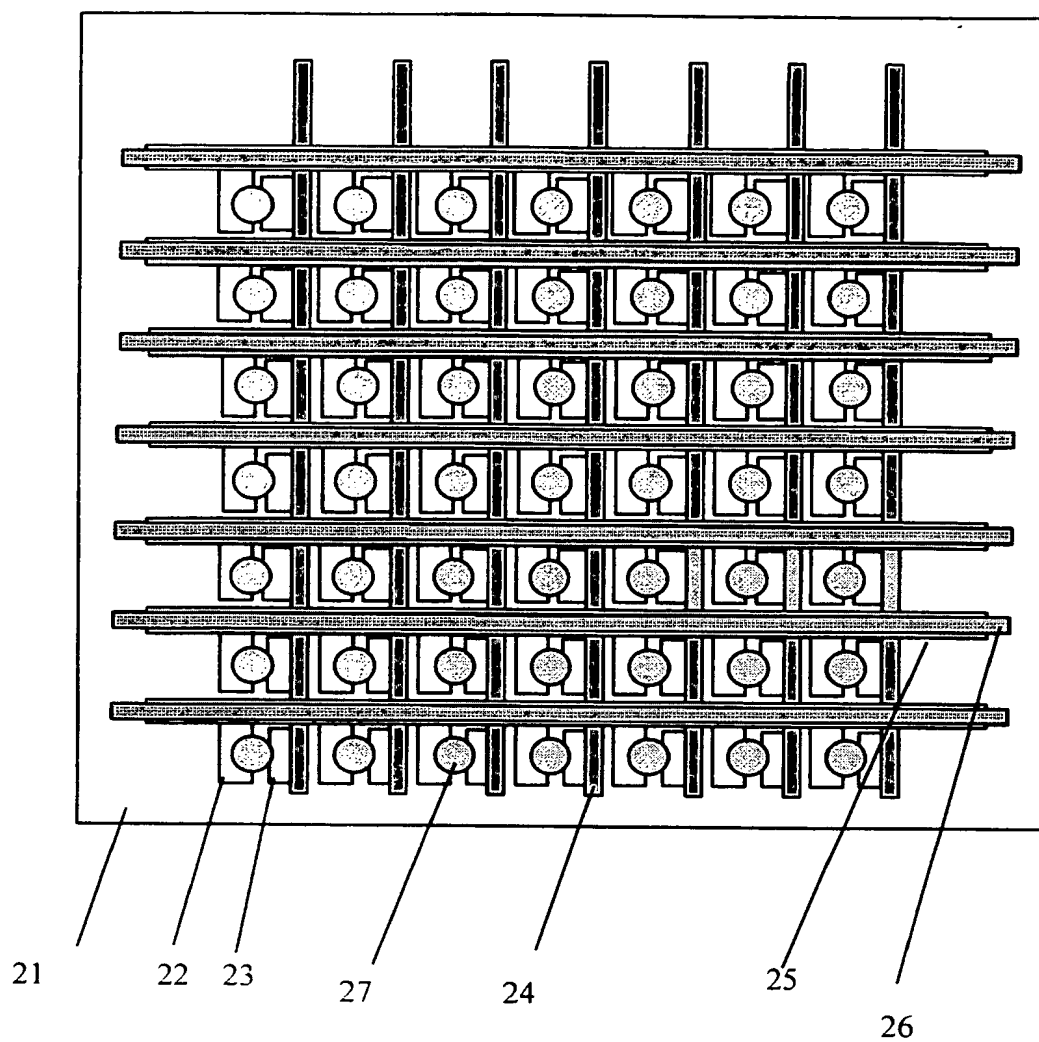
【図 4】



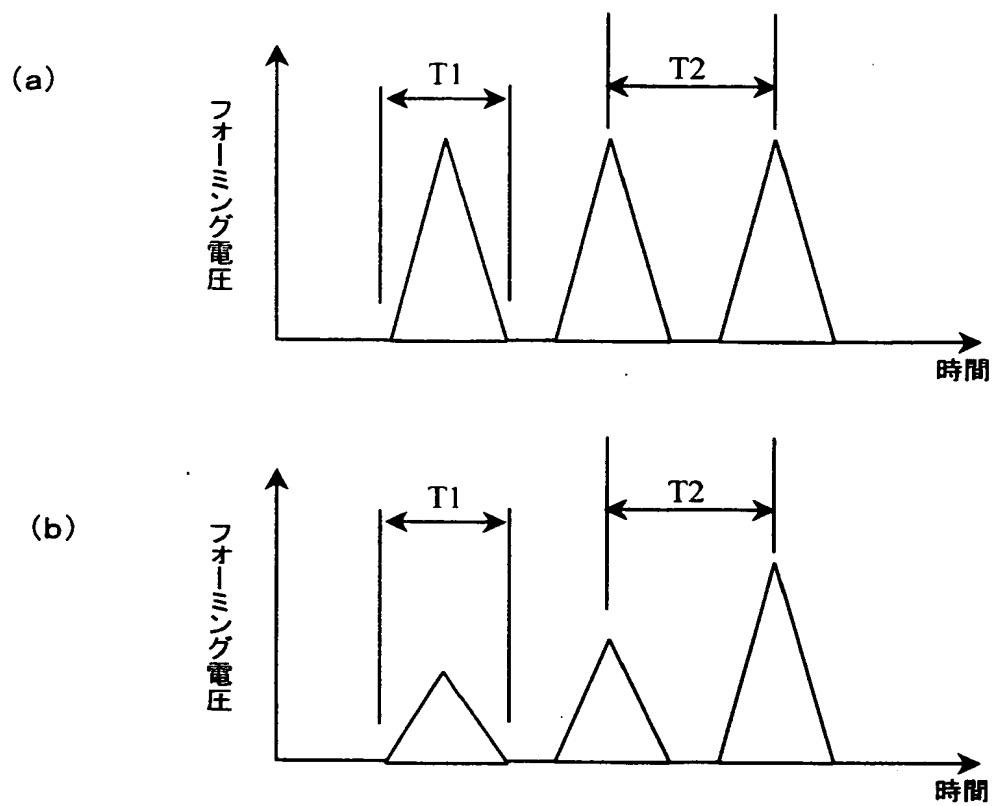
【図 5】



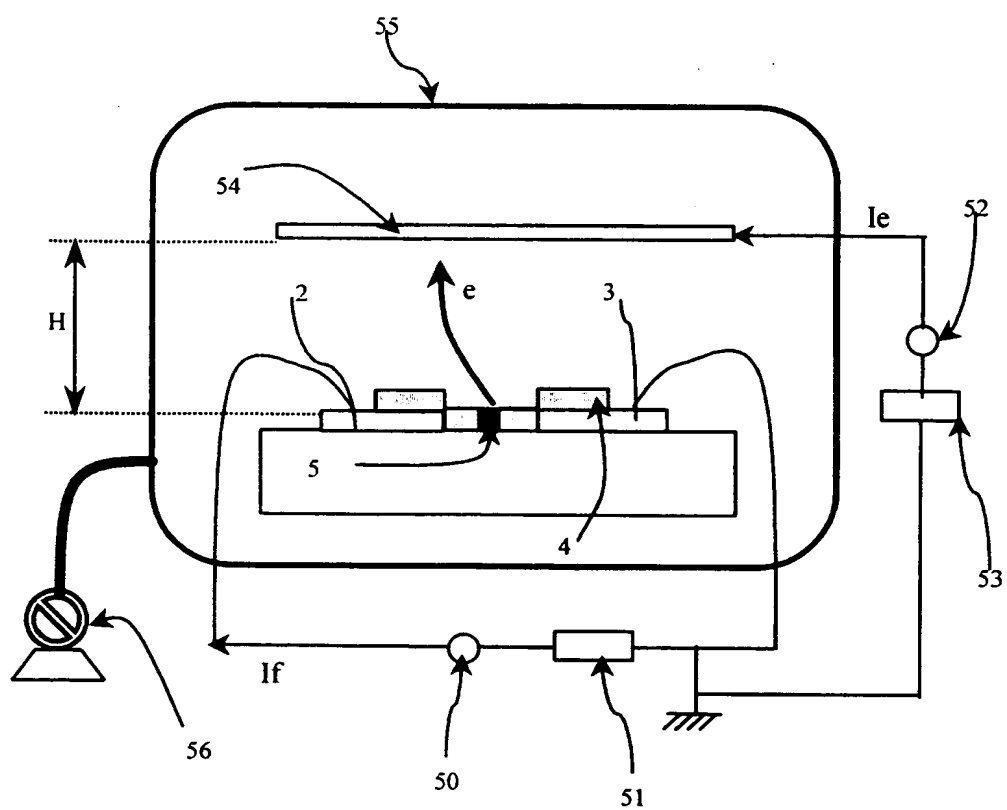
【図 6】



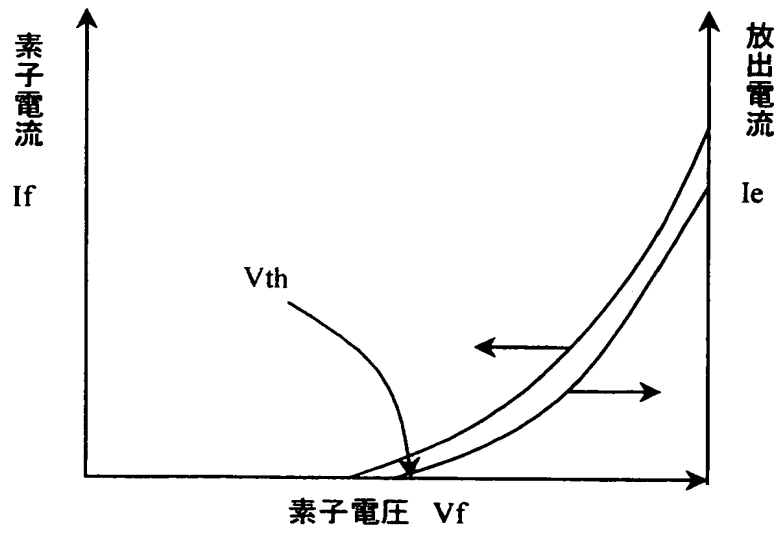
【図 7】



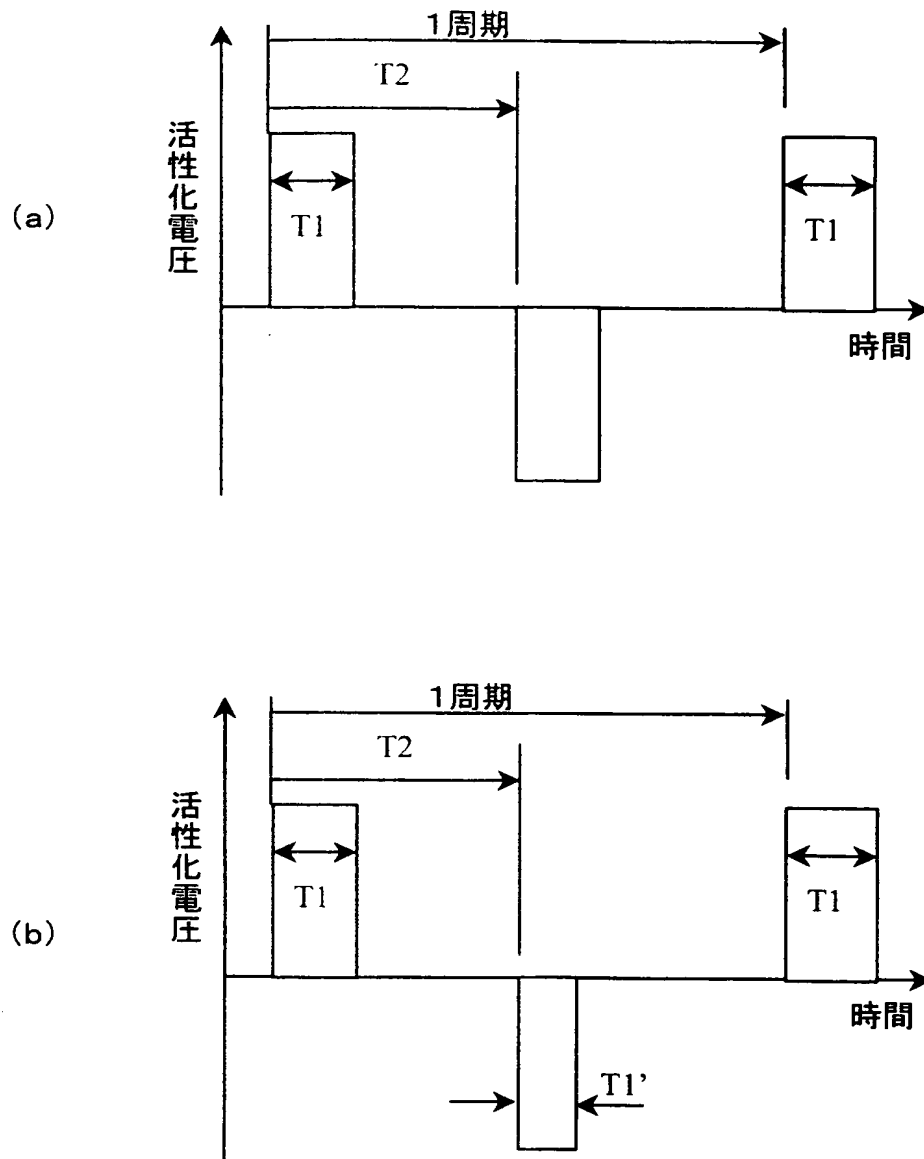
【図 8】



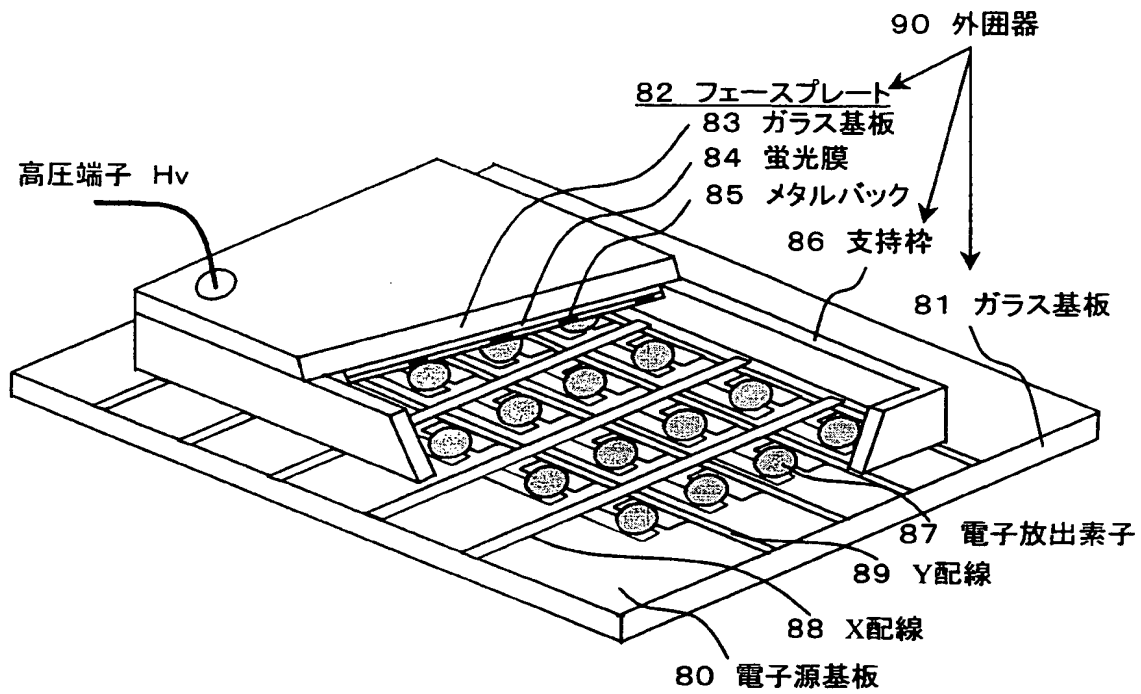
【図 9】



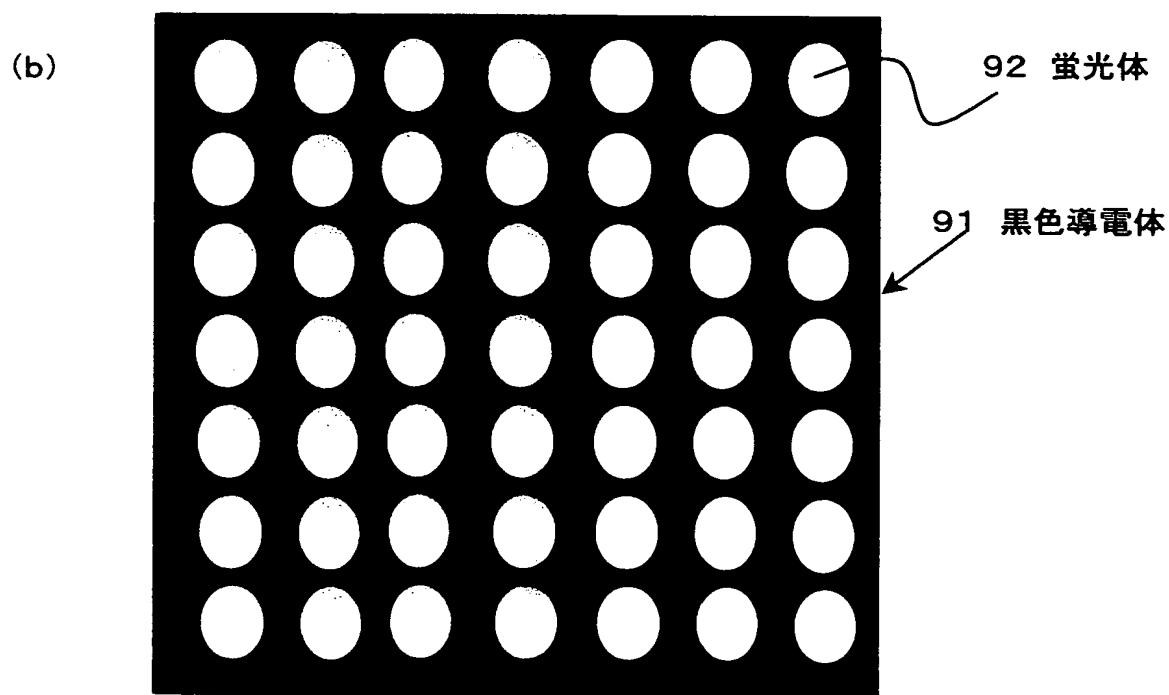
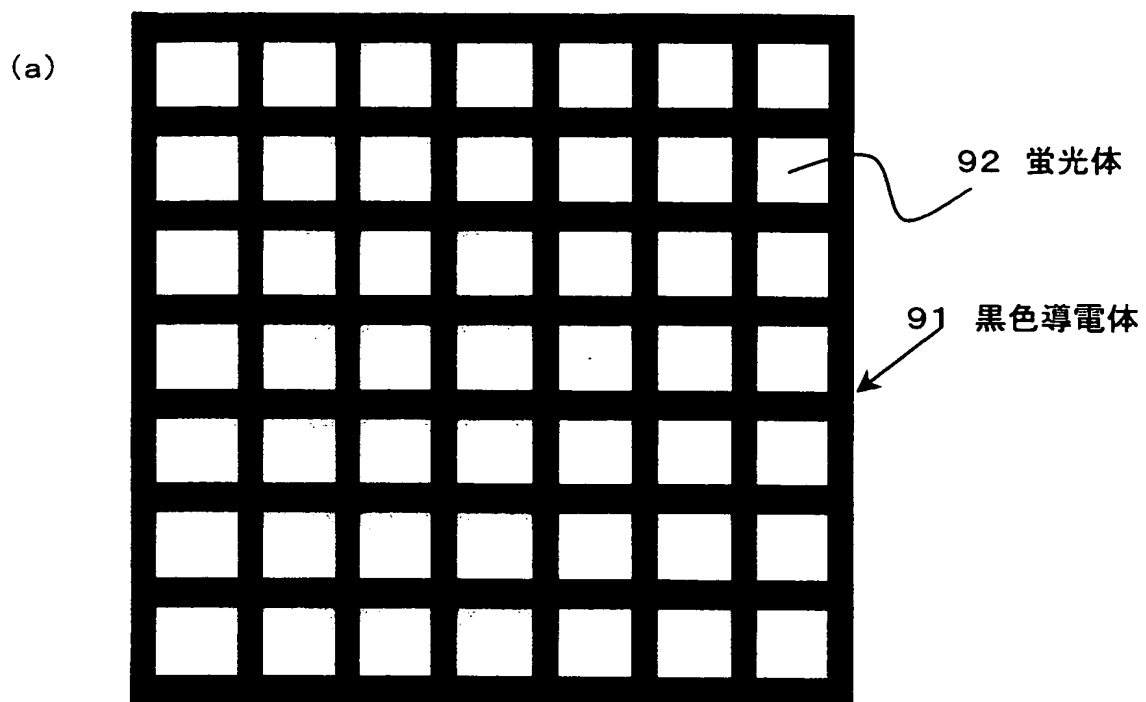
【図 10】



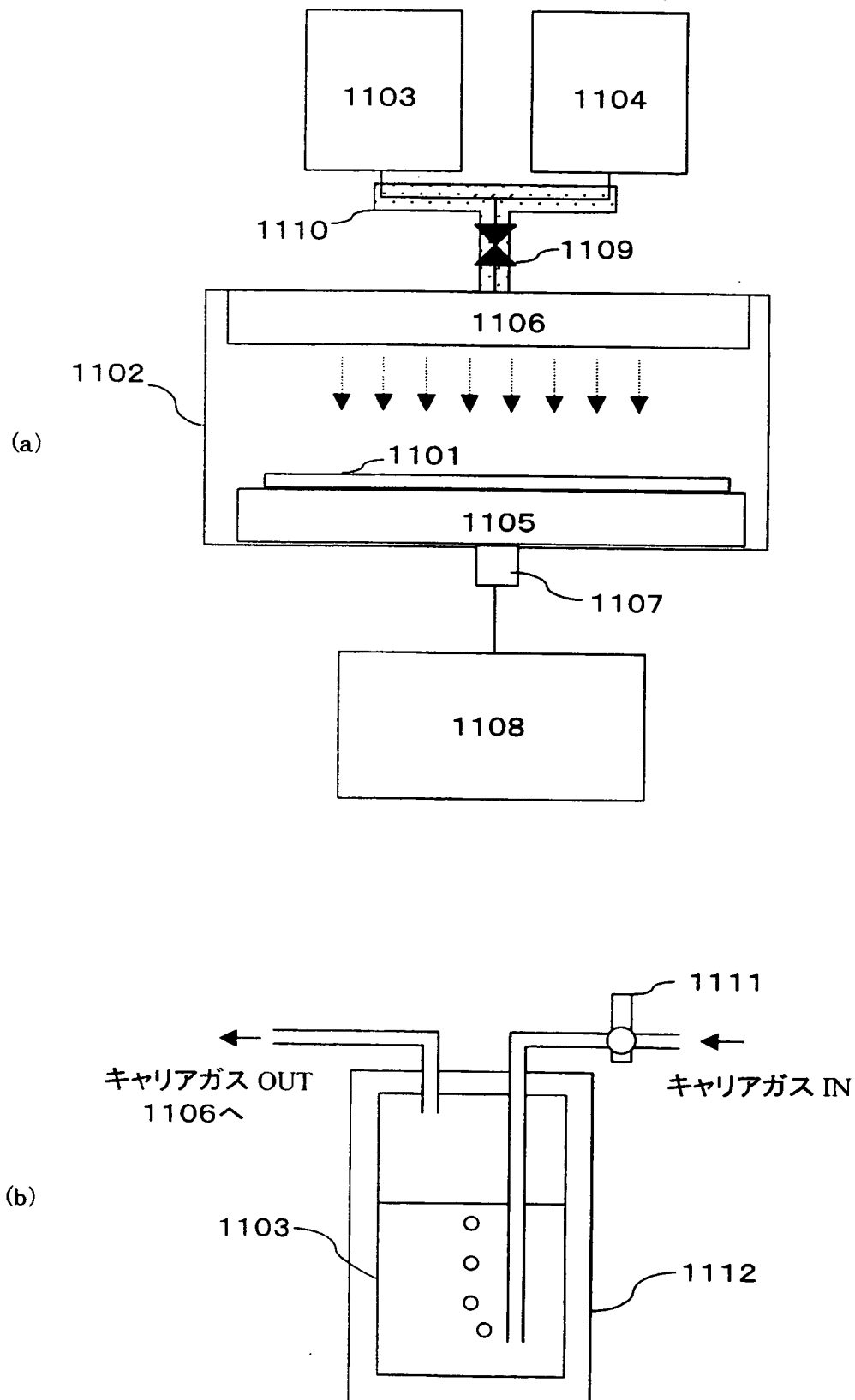
【図 11】



【図 12】



【図 13】



【書類名】 要約書

【要約】

【課題】 導電性薄膜形成用材料を含む溶液の液滴を付与して電子放出素子を作製する際に、液滴の形成性を高め均一性の優れた電子放出素子を得る。低コストで優れた画像形成装置を提供する。

【解決手段】 基板上に設けられた対向する電極間に導電性薄膜形成用材料を含む溶液の液滴を付与し、加熱焼成工程を経て導電性薄膜を作製した後、該導電性薄膜に電子放出部を形成する電子放出素子の製造方法において、電極が設けられた基板を、分子中にアセトキシ基を 2 個以上含有するシランカップリング剤を用いて疎水化処理した後、または、加水分解基の異なる 2 種以上のシランカップリング剤の混合物を用いて疎水化処理した後に液滴を付与する。この方法で製造された電子放出素子を備える画像形成装置。

【選択図】 なし

特願 2 0 0 2 - 2 2 1 1 8 4

出 願 人 履 歴 情 報

識別番号

[0 0 0 0 0 1 0 0 7]

1. 変更年月日

1 9 9 0 年 8 月 3 0 日

[変更理由]

新規登録

住 所

東京都大田区下丸子3丁目30番2号

氏 名

キヤノン株式会社